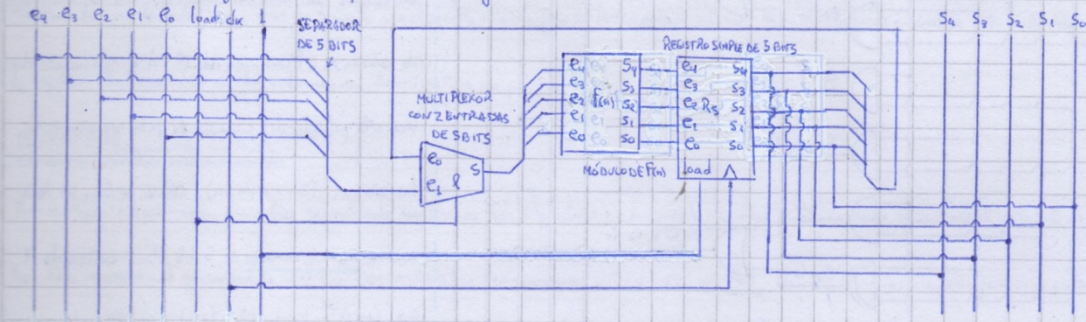


Ejercicio 24b:

b) Para hacer que se pueda aplicar varias veces la función ya modulada, puedo usar una señal clk y un registro simple que me guarde el resultado de cada operación en flanco ascendente. A su vez como necesito tener una entrada al circuito para comenzar la operación, puedo usar un multiplexor de dos entradas de 5 bits y una señal de

load que al estar en 1 hace que la entrada pase al módulo de la función, de otra forma lo hará la salida. A su vez tendremos una salida que nos diga cuando

se realice el resultado de la función en cada operación. Así tengo:



Corregido del ejercicio 24b: Notase que usamos un registro simple de 5 bits que no teníamos modulado, aunque teníamos uno de 4 bits en el ejercicio 16). Para extenderlo

usamos un flip-flop JK donde sus entradas dependerán del valor de load ($I = \text{load} \cdot e$; $K = \text{load} \cdot \bar{e}$). Así se tiene:

